

Searching PAJ

第1頁, 共2頁

Cite No. 4.

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 11-168236

(43)Date of publication of application : 22.06.1999

(51)Int.Cl.

H01L 33/00
H01S 3/18

(21)Application number : 09-332727

(71)Applicant : ROHM CO LTD

(22)Date of filing : 03.12.1997

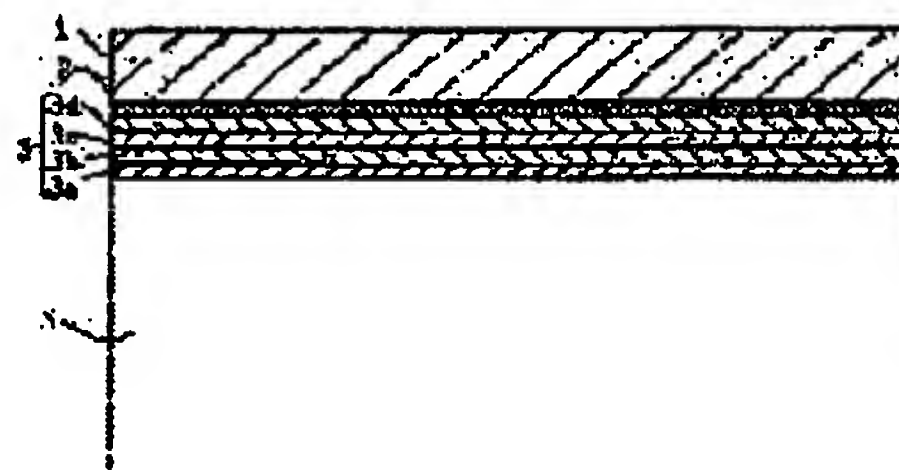
(72)Inventor : SHAKUDA YUKIO
MATSUMOTO YUKIO
NAKADA SHUNJI
ABE HIROMITSU

(54) OPTICAL SEMICONDUCTOR CHIP AND ITS MANUFACTURING METHOD

(57)Abstract:

PROBLEM TO BE SOLVED: To make thin an optical semiconductor chip without deteriorating functions that the optical semiconductor chip originally has by allowing a semiconductor lamination part to adhere to an alternative support material that differs from a substrate used for its crystal growth and eliminating the substrate from the semiconductor lamination part.

SOLUTION: A plurality of semiconductor layers 3a-3d are crystal-grown on the surface of a GaAs substrate 5, thus manufacturing a semiconductor lamination part 3 that becomes a light-emitting diode. Then, a metal with luster is formed on the surface of the GaP film 3d on the uppermost layer of the semiconductor lamination part 3 by vapor deposition, a light reflection layer 2 is created, and a conductive and flexible, alternative support material 1' is allowed to adhere to the entire surface of the light reflection layer 2 by an adhesive. Then, the GaAs substrate 5 used for crystal growth is eliminated from one surface of the semiconductor lamination part 3 by etching. Then, the surface of the n-type InGaAlP layer 3 located on the uppermost layer of the semiconductor lamination part 3 is roughened, thus forming a metal electrode.



LEGAL STATUS

[Date of request for examination]

24.09.2002

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

3643225

[Date of registration]

04.02.2005

<http://www19.ipdl.ncipi.go.jp/PA1/result/detail/main/wAAAanaihRDA411168236P1.htm>

2006/7/7

BEST AVAILABLE COPY

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平11-168236

(43) 公開日 平成11年(1999)6月22日

(51) Int.Cl.^{*}

識別記号

F 1

H 0 1 L 33/00

H 0 1 L 33/00

A

H 0 1 S 3/18

H 0 1 S 3/18

審査請求 未請求 請求項の数17 O L (全 9 頁)

(21) 出願番号

特願平9-332727

(22) 出願日

平成9年(1997)12月3日

(71) 出願人

000116024

ローム株式会社

京都府京都市右京区西院清崎町21番地

(72) 発明者

尺田 幸男

京都市右京区西院清崎町21番地 ローム株式会社内

(72) 発明者

松本 幸生

京都市右京区西院清崎町21番地 ローム株式会社内

(72) 発明者

中田 俊次

京都市右京区西院清崎町21番地 ローム株式会社内

(74) 代理人

弁理士 吉田 裕 (外2名)

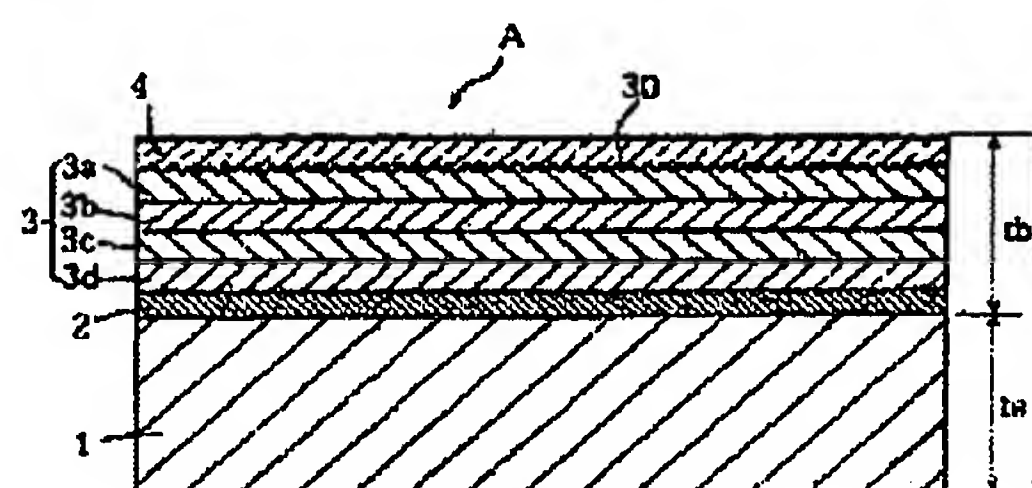
最終頁に続く

(54) 【発明の名称】 光半導体チップおよび光半導体チップの製造方法

(57) 【要約】

【課題】 光半導体チップ本来の機能を悪化させるようなことなく、光半導体チップの薄型化を図れるようにする。

【解決手段】 化合物半導体の結晶からなる半導体積層部3を備えた光半導体チップであって、上記半導体積層部3は、その結晶成長に用いられた基板とは異なる代替支持材1に接合されており、かつ上記半導体積層部3から上記基板が除去されている。



(2)

特開平1.1-168236
2

【特許請求の範囲】

【請求項1】 化合物半導体の結晶からなる半導体積層部を備えた光半導体チップであって、

上記半導体積層部は、その結晶成長に用いられた基板とは異なる代替支持材に接合されており、かつ上記半導体積層部から上記基板が除去されていることを特徴とする、光半導体チップ。

【請求項2】 上記代替支持材は、合成樹脂製フィルムまたは金属製フィルムなどのフィルムである、請求項1に記載の光半導体チップ。

【請求項3】 上記代替支持材は、上記半導体積層部に金属などの所望の材料を膜状に付着形成することによって構成されている、請求項1に記載の光半導体チップ。

【請求項4】 上記代替支持材は、可撓性を有している、請求項1ないし3のいずれかに記載の光半導体チップ。

【請求項5】 上記代替支持材は、導電性を有している、請求項1ないし4のいずれかに記載の光半導体チップ。

【請求項6】 上記半導体積層部は発光ダイオードとして構成され、全体がLEDチップとして形成されている、請求項1ないし5のいずれかに記載の光半導体チップ。

【請求項7】 上記半導体積層部と上記代替支持材との間には、上記代替支持材よりも光反射率の高い光反射層が設けられている、請求項6に記載の光半導体チップ。

【請求項8】 上記光反射層は、光沢を有する金属膜である、請求項7に記載の光半導体チップ。

【請求項9】 上記半導体積層部の上記代替支持材が接合されている面とは反対の面が、凹凸状の粗面とされている、請求項6ないし8のいずれかに記載の光半導体チップ。

【請求項10】 上記半導体積層部の上記代替支持材が接合されている面とは反対の面の全面またはその一部には、透光性を有する電極が設けられている、請求項6ないし9のいずれかに記載の光半導体チップ。

【請求項11】 上記電極は、金の薄膜層である、請求項10に記載の光半導体チップ。

【請求項12】 上記代替支持材は、透光性を有している、請求項6に記載の光半導体チップ。

【請求項13】 上記半導体積層部はレーザダイオードとして構成され、全体がLDチップとして形成されている、請求項1ないし4のいずれかに記載の光半導体チップ。

【請求項14】 一定面積を有する基板上に化合物半導体の結晶からなる半導体積層部を形成する工程を有している、光半導体チップの製造方法であって、

上記半導体積層部に代替支持材を接合する工程と、

上記半導体積層部から上記基板を除去する工程と、

上記代替支持材および上記半導体積層部を切断して複数

のチップに分割する工程と、

を有していることを特徴とする、光半導体チップの製造方法。

【請求項15】 上記基板は、GaAs基板、GaP基板、GaAlAs基板、もしくはSi基板などの半導体基板、またはアルミナ基板である、請求項14に記載の光半導体チップの製造方法。

【請求項16】 上記半導体積層部から上記基板を除去する工程は、上記基板をエッチング液を用いてエッチングする工程、または上記基板を研磨する工程である、請求項14または15に記載の光半導体チップの製造方法。

【請求項17】 請求項14ないし16のいずれかに記載の光半導体チップの製造方法によって製造されたことを特徴とする、光半導体チップ。

【発明の詳細な説明】

【0001】

【技術分野】 本願発明は、LED（発光ダイオード）チップやLD（レーザダイオード）チップなどの光半導体チップ、および光半導体チップの製造方法に関する。

【0002】

【従来の技術】 従来のLEDチップの一般的な構造を、図14に示す。この従来のLEDチップは、基板9の片面に半導体積層部90を形成したものであり、この半導体積層部90は、n型半導体層90a、発光層90b、およびp型半導体層90cから構成されている。これらの層はガリウムを含むIIIb-Vb属化合物半導体を結晶成長させたものであり、この結晶成長を効率良くかつ適切に行わせる必要から、上記基板9としては、たとえばガリウム砒素などの半導体基板が用いられている。また、上記LEDチップを製造するには、上記半導体基板となるウェハの表面の広い範囲に化合物半導体を結晶成長させてから、その後上記ウェハを切断し、複数のチップ片に分割していた。

【0003】

【発明が解決しようとする課題】 しかしながら、上記従来のLEDチップでは、次のような不具合があった。

【0004】 すなわち、近年において、LEDチップの使用用途は未だ拡大の一途を辿っているのが実情であり、その使用用途如何では、LEDチップの薄型化が強く要請される場合がある。たとえば、全体が薄手のカード状に形成されるICカードの内部にLEDチップを組み込むような場合には、LEDチップ全体の厚みをできる限り小さくすることが望まれる。このような場合、LEDチップ全体の厚みをたとえば200μm以下にすることが強く要請される場合がある。

【0005】 ところが、従来のLEDチップは、その半導体積層部90の厚みt1はたとえば10μm程度の極薄寸法であるのに対し、上記基板9の厚みt2は上記半導体積層部90と比較すると桁はずれに大きな寸法とな

(3)

特開平11-168236

3

4

っていた。すなわち、上記基板9は、元々はウェハとして形成されていたものであるために、そのウェハとしてかなり薄めのウェハを用いた場合であっても、その厚みt2は200 μ m～300 μ m以上の厚みとなっていた。このため、従来では、LEDチップの全体の厚みt3をたとえば200 μ m程度以下にすることは事実上困難となっており、その薄型化を充分に図ることができなかった。その結果、従来では、たとえば薄手のICカードの内部にLEDチップを要領良く適切に組み込むことが難しくなるといった不具合を生じる場合があった。

【0006】また、このような不具合は、LEDチップに限らず、LDチップなどの他の光半導体チップにおいても、同様に生じていた。

【0007】本願発明は、このような事情のもとで考え出されたものであって、光半導体チップ本来の機能を悪化させるようなことなく、光半導体チップの薄型化が図れるようにすることをその課題としている。

【0008】

【発明の開示】上記の課題を解決するため、本願発明では、次の技術的手段を講じている。

【0009】本願発明の第1の側面によれば、光半導体チップが提供される。この光半導体チップは、化合物半導体の結晶からなる半導体積層部を備えた光半導体チップであって、上記半導体積層部は、その結晶成長に用いられた基板とは異なる代替支持材に接着されており、かつ上記半導体積層部から上記基板が除去されていることに特徴づけられる。

【0010】上記半導体積層部を発光ダイオードとして構成することにより、本願発明では、LEDチップとしての光半導体チップを提供することができる。また、上記半導体積層部をレーザダイオードとして構成することにより、LDチップとしての光半導体チップを提供することもできる。

【0011】上記代替支持材としては、合成樹脂製フィルムまたは金属製フィルムなどのフィルムを用いることができる。また、本願発明では、これに代えて、上記代替支持材は、上記半導体積層部に金属などの所望の材料を膜状に付着形成することによって形成された構成とすることもできる。

【0012】本願発明によって提供される光半導体チップは、化合物半導体の結晶成長に用いられた基板が半導体積層部から除去された構造であるために、結晶成長用の基板を備えていた従来の光半導体チップとは異なり、ウェハから形成される結晶成長用の基板の厚みに原因して、光半導体チップ全体の厚みが大きくなることは無い。一方、上記半導体積層部には、上記基板に代えて代替支持材が接着されているが、この代替支持材は、結晶成長用の基板とは異なり、ウェハなどから形成する必要はなく、たとえば薄手のフィルムを用いるなどして、上記基板よりもかなり薄い寸法にすることができる。した

がって、本願発明では、光半導体チップ全体の厚みを、従来のものよりもかなり小さくすることができるという効果が得られる。本願発明によれば、光半導体チップの全体の厚みを、たとえば200 μ m以下にすることが簡単に行えることとなり、薄手のICカードの内部への組み込み使用など、全体の薄型化が強く要請される用途に最適なものとして行うことができる。

【0013】なお、本願発明では、半導体積層部に代替支持材を接着させているために、この代替支持材の存在によって半導体積層部を補強し、さらにはチップ全体の強度を高めることが可能となる。したがって、本願発明に係る光半導体チップを取り扱うときには、従来の光半導体チップと同様なかたちで取り扱うことができ、便利である。また、半導体積層部については、従来の光半導体チップの半導体積層部と同様な構造にすればよいから、光半導体チップとしての光学的な特性が損なわれるといった不具合もない。さらに、本願発明では、後述するように、代替支持材として、所定の性質または特性を有する代替支持材を用いることによって、光半導体チップの発光輝度を高めたり、あるいは光半導体チップの面実装作業性を良好にできるなどといった効果も得られることとなる。

【0014】本願発明の好ましい実施の形態では、上記代替支持材は、可撓性を有している構成とすることができる。

【0015】このような構成によれば、光半導体チップの実装対象面がたとえば曲面状である場合に、代替支持材をその実装対象面に沿うように撓ませてから、光半導体チップの全体をその実装対象面に適切に面実装するといったことが可能となる。したがって、光半導体チップの実用範囲を拡大する上で有利となる。

【0016】本願発明の他の好ましい実施の形態では、上記代替支持材は、導電性を有している構成とすることができる。

【0017】このような構成によれば、上記代替支持材を光半導体チップの電極として役立たせることが可能となり、光半導体チップに電気接続を行う際に便宜が図れる。また、光半導体チップには通常2つの電極が設けられるが、その一方の電極についてはこれをわざわざ設ける必要がなくなり、光半導体チップの製造作業の簡易化も図れることとなる。

【0018】本願発明の他の好ましい実施の形態では、上記半導体積層部を発光ダイオードとして構成し、全体をLEDチップとして構成した場合において、上記半導体積層部と上記代替支持材との間には、上記代替支持材よりも光反射率の高い光反射層が設けられている構成とすることができる。この場合、上記光反射層は、光沢を有する金属膜である構成とすることができる。

【0019】このような構成によれば、発光ダイオードとしての半導体積層部から発せられた光のうち、代替支

(4)

特開平11-168236

5

6

持材の方向に進んだ光の多くが代替支持材によって吸収されるようなことを無くし、それらの光を光反射層によって効率よく逆方向に反射させることができる。したがって、半導体積層部の代替支持材が接着されている面とは反対の面からは、多量の光を放出させることができ、その面の輝度を高めることが可能となる。

【0020】本願発明の他の好ましい実施の形態では、上記半導体積層部の上記代替支持材が接着されている面とは反対の面が、凹凸状の粗面とされている構成とすることができる。

【0021】このような構成によれば、半導体積層部から発せられる光が上記凹凸状の粗面を通過するときに散乱することとなる。したがって、この光の散乱効果によって、光半導体チップの輝度を高めることが可能となる。

【0022】本願発明の他の好ましい実施の形態では、上記半導体積層部の上記代替支持材が接着されている面とは反対の面の全面またはその一部には、透光性を有する電極が設けられている構成とすることができる。

【0023】このような構成によれば、上記電極を利用して光半導体チップへの電気接続が図れることは勿論のこと、上記電極は透光性を有しているために、この電極が形成されている半導体積層部の面から、外部へ向けて光を適切に放出させることもできる。

【0024】本願発明の他の好ましい実施の形態では、上記電極は、金の薄膜層である構成とすることができる。このような構成によれば、導電性が高く、またその表面に酸化などを生じ難いという金の特性により、この電極への電気配線接続をより適切に行うことが可能となる。なお、金は、本来的には不透明であるが、その厚みを十分に小さくすることによって、透明性をもたせることが可能である。

【0025】本願発明の他の好ましい実施の形態では、上記代替支持材は、透光性を有している構成とすることができる。

【0026】このような構成によれば、半導体積層部から発せられた光が代替支持材を透過して外部に放出することが可能となり、光半導体チップの両面から光を放出させることができる。すなわち、1つの光半導体チップで、2方向に光を放出させることができることとなる。したがって、光半導体チップの使用用途の1層の拡大が図れることとなる。

【0027】本願発明の第2の側面によれば、光半導体チップの製造方法が提供される。この光半導体チップの製造方法は、一定面積を有する基板上に化合物半導体の結晶からなる半導体積層部を形成する工程を有している、光半導体チップの製造方法であって、上記半導体積層部上に代替支持材を接着する工程と、上記半導体積層部から上記基板を除去する工程と、上記代替支持材および半導体積層部を切断して複数のチップに分割する工程

と、を有していることに特徴づけられる。

【0028】上記基板は、GaAs基板、GaP基板、GaAlAs基板、もしくはSi基板などの半導体基板、またはアルミナ基板である構成とすることができる。上記半導体基板は、いわゆる赤色LED、緑色LED、橙色LED、黄色LED、赤外LEDなどを構成するGaP、GaAs、GaAsP、GaAlAs、InGaAlPなどの化合物半導体の結晶成長を行わせるのに好適である。また、アルミナ基板は、いわゆる青色LEDを構成するGaNなどの化合物半導体の結晶成長を行わせるのに好適である。また、上記半導体積層部から上記基板を除去する工程は、上記基板をエッチング液を用いてエッチングする工程、または上記基板を研磨する工程である構成とすることができる。

【0029】本願発明の第2の側面によって提供される光半導体チップの製造方法によれば、本願発明の第1の側面によって提供される光半導体チップを適切に、かつ効率良く製造することができる。

【0030】

【発明の実施の形態】以下、本願発明の好ましい実施の形態について、図面を参照しつつ具体的に説明する。

【0031】図1は、本願発明に係る光半導体チップの具体例としてのLEDチップの一例を示す断面図である。

【0032】同図に示すLEDチップAは、代替支持材1の片面1上に、光反射層2、半導体積層部3、および電極4が順次積層して設けられた構造を有しており、上記半導体積層部3が発光ダイオードとして構成されている。このLEDチップAは、上記半導体積層部3を構成する化合物半導体を結晶成長させるのに用いられた後述の基板が上記半導体積層部3から除去された構造となっている。

【0033】上記代替支持材1は、たとえば厚み1aが10μm〜100μm程度の薄肉の導電性フィルムであり、合成樹脂製フィルムに金属粒子などの導電性粒子を練り込むなどしてそのフィルム各所に導電性をもたせたものである。この代替支持材1は、可撓性を有している。

【0034】上記光反射層2は、Ag、Cr、Ti、あるいはその他の光沢を有する金属の薄膜層であり、後述するように、蒸着あるいはスパッタリングなどによって所定の金属を成膜して形成された部分である。この光反射層2の表面の光反射率は、上記代替支持材1の表面の光反射率も高い。

【0035】上記半導体積層部3は、従来既知の発光ダイオードと同様な構成である。この半導体積層部3は、ガリウムを含むIIIb-Vb属化合物半導体の単結晶を利用したものであり、たとえば、拡散層としてのGaP層3d、p型InGaAlP層3c、発光層3b、およびn型InGaAlP層3aが積層された構造となっ

(5)

特開平11-168236

7

8

いる。上記発光層3bは、InGaAlPの層である。また、この半導体積層部3の最外層であるn型InGaAlP層3aの表面30の全面または略全面は、微小な凹凸を有する粗面とされている。この表面30の凹凸高低差は、たとえば1 μ m以内とされている。

【0036】上記電極4は、たとえば金(Au)の薄膜層であり、上記n型InGaAlP層3aの表面の全面に金を蒸着あるいはスパッタリングなどによって成膜させた部分である。この金製の電極4は、その厚みがたとえば100Å程度であり、透光性を有している。

【0037】上記LEDチップAは、たとえば0.3mm角のチップ片として形成されている。また、上記光反射層2、半導体積層部3、および電極4のトータルの厚み1bは、5~10 μ m程度であり、代替支持材1をも含めた全体の厚み1は、110 μ m程度以下の極薄の寸法とされている。

【0038】次に、上記LEDチップAの製造方法について、図2ないし図8を参照しながら説明する。

【0039】まず、図2に示すように、GaAs基板5の表面上に、複数の半導体層3a~3dを結晶成長させて、発光ダイオードとなる半導体積層部3を作製する。この結晶成長は、たとえば有機金属化学気相成長法(MOCVD法)によって行えばよく、この成長法によって発光ダイオードを構成する所定の化合物半導体の単結晶を効率良く成長させることができる。なお、上記GaAs基板5は、ウェハとして形成されたものであって、その厚みは200 μ m~300 μ m以上である。上記半導体積層部3は、このウェハの表面の全面に作製する。

【0040】次いで、図3に示すように、上記半導体積層部3の最上層のGaP層3dの表面に、光沢を有する所定のAgやCrなどの金属を蒸着またはスパッタリングによって成膜し、光反射層2を作製する。その後は、図4に示すように、上記光反射層2の表面の全面に、代替支持材1'を接着させる。この代替支持材1'は、上記ウェハと同様なサイズまたはそれよりも大きなサイズに形成されたフィルムである。この代替支持材1'は、先に説明した代替支持材1となる部分であり、導電性および可撓性を有し、またその厚みは10 μ m~100 μ m程度のものである。上記光反射層2に代替支持材1'を接着させる手段としては、接着剤を用いてもよいし、あるいは上記代替支持材1'を加熱して軟化させることにより粘着性をもたせ、熱圧着するといった手段を採用することもでき、本願発明ではいずれであってもよい。

【0041】上記代替支持材1'の接着作業後には、図5に示すように、結晶成長に用いられたGaAs基板5を半導体積層部3の片面から除去する。この作業は、たとえば上記GaAs基板5をアンモニアと過酸化水素水とを混合したエッチング処理液に浸漬させるエッチング処理によって行うことができる。また、このようなエッチング処理に代えて、たとえば上記GaAs基板5を機

械的な手段によって研削して除去することも可能である。ただし、作業性および半導体積層部3の保護の観点からすれば、エッチング処理を行うことが好ましい。

【0042】上記GaAs基板5を除去した後は、図6に示すように、半導体積層部3の最外層に位置するn型InGaAlP層3aの表面30を凹凸の粗面にする作業を行う。この作業は、塩酸系のエッチング処理液に上記n型InGaAlP層3aを浸漬させるエッチング処理によって行うことができる。その後は、図7に示すように、上記n型InGaAlP層3aの表面30に、金製の電極4を形成する。この作業は、金を蒸着し、またはスパッタリングすることによって行うことができる。

【0043】上記一連の作業工程によれば、代替支持材1'の片面に、光反射層2、半導体積層部3、および電極4のそれぞれが元のGaAs基板5の面積と略同様の面積で一連に形成された中間品A'が得られる。そこで、その後は、図8に示すように、その中間品A'を複数のチップ片として分割するように切断すれば、先の図1に示したLEDチップAが多数個取りできることとなる。上記中間品の切断は、一般のウェハのダイシング工程と同様に、たとえばダイヤモンドカッタやレーザカッタを用いて行えばよい。このようにして製造されたLEDチップAは、代替支持材1'に対する半導体積層部3の半導体の層3a~3dの順序が、図2に示すGaAs基板5に対する積層順序とは逆になっている。

【0044】上記構成のLEDチップAは、全体の厚み1が110 μ m以下であり、いわば薄膜状のLEDチップとして構成されている。したがって、全体の厚みがたとえば0.7mm程度の薄手のICカードの内部に対しても、このLEDチップAを比較的余裕をもったかたちに組み込みことが可能となり、大きな実装スペースを確保することが困難なスペースに組み込んで使用するのに大変便利となる。

【0045】また、上記LEDチップAの代替支持材1'は可撓性を有しているために、上記LEDチップAの実装面がたとえば多少湾曲した曲面であっても、上記代替支持材1'をその曲面に沿わせて撓ませることができ、確実に面実装することが可能となる。さらに、上記LEDチップAは、半導体積層部3の片面に代替支持材1'が接着された構造であるために、半導体積層部3が上記代替支持材1'によって補強されることとなる。したがって、上記LEDチップAを取り扱うときに、このLEDチップAの各部が安易に損傷するといったことも解消することができる。

【0046】図9は、上記LEDチップAの実装構造の一例を示す要部断面図である。

【0047】同図に示す実装構造では、回路基板6の表面に形成された銅箔層などの端子部60上に、LEDチップAがボンディングされ、その代替支持材1'が上記端

9

子部60と導通している。また、上記回路基板6の上面に設けられた起立部61には、金属製のバネ板状の端子板62の一端部が支持されており、この端子板62の他端部は上記LEDチップAの電極4の表面に接触し、その端子板62の弾発力によってその接触状態が維持されるように構成されている。上記LEDチップAや端子板62は、たとえばエポキシ樹脂などの透明な封止樹脂63によって覆われている。なお、上記端子部60にLEDチップAをボンディングする手段としては、導電性接着剤を用いる手段、あるいは上記代替支持材1を加熱しながら加圧する熱圧着手段を用いることができる。

【0048】上記構造では、LEDチップAの代替支持材1をそのまま電極として利用しているために、このLEDチップAに必要な2つの電極のうち、1つの電極についてはその作製を省略することができる。また、上記LEDチップAには、端子板62をその弾発力を利用して接触させているために、上記LEDチップAにワイヤボンディングを行う場合と比較すると、次のような利点を得られる。すなわち、上記LEDチップAの電極4にワイヤボンディング作業を行ったのでは、ワイヤボンダーのキャピラリがLEDチップAの上面をかなり大きな圧力で押しつけることとなる。これに対し、上記構造では、端子板62を電極4に接触させているに過ぎないために、LEDチップAが大きな圧力を受けないようにすることができ、LEDチップAに機械的なダメージを生じさせないようにする点で有利となる。とくに、上記電極4は、電気接続性の良好な金製であるために、端子板62との接触圧をさほど大きくしなくても、導電性の良好な電気接続が行えることとなる。また、ワイヤボンディングの場合には、ワイヤの一部がLEDチップAとの接合部分から一定寸法だけ上方に延びるかたちとなり、回路基板6の上方にワイヤが嵩張った構造となるが、上記構造では、端子板62を略水平状に設定することによって、この端子板62の高さをLEDチップAの高さと略同一高さに設定できる。したがって、LEDチップAの実装部分およびそれに関連する電気接続部分の全体の厚みを小さくする上でも、有利となる。

【0049】さらに、上記構造では、LEDチップAや端子板62などの各部を、封止樹脂63によって適切に保護することができるのに加え、この封止樹脂63の存在によって端子板62と電極4との位置関係を固定させて、それらの導通状態を適切に維持しておくこともできる。むろん、LEDチップAや端子板62の全体を樹脂封止する手段に代えて、電極4と端子板62との接触部分のみを樹脂封止する手段を採用してもかまわない。

【0050】上記LEDチップAを上記図9に示すように実装した状態において、電極4と代替支持材1との間に電流を流すと、半導体積層部3の発光層3bからその上下方向に向けて光が放出される。これらの光のうち、上向き

(6)

特開平11-168236

10

3を透過して上方に進行する。これに対し、下向きの光は、光反射層2の表面に到達すると、高い反射率で上方へ向けて反射され、その後は電極4や封止樹脂63を透過してやはり上方に進行する。したがって、発光層3bから放出された光が代替支持材1に吸収されることを解消し、LEDチップAの上面からの放出光量を多くすることができる。また、半導体積層部3の内部の光がn型InGaAlP層3aの粗面状の表面30を通過するときには、その光は散乱状態となる。したがって、上記LEDチップAの輝度をより高めることが可能となる。

【0051】図10ないし図13は、本願発明に係る光半導体チップの他の例をそれぞれ示し、図10ないし図12は断面図であり、図13は斜視図である。なお、説明の便宜上、これらの図において、先の実施形態と同一部位は同一符号で示し、その説明は省略する。

【0052】図10に示すLEDチップAaは、先の実施形態のLEDチップAとは異なり、透光性を有する電極4aを半導体積層部3上に部分的に設けた構成である。このような構成のLEDチップAaは、蒸着またはスパッタリングによって金を上記半導体積層部3の表面に成膜させるときにその表面にマスキングを行い、この表面30の所定部分にのみ金が成膜されるようにすればよい。上記LEDチップAaにおいても、先の実施形態のLEDチップAと同様に、上記電極4aの上面に上記端子板62を接触させた図9に示す構造の電気接続を行うことができる。むろん、本願発明は、光半導体チップの電気接続構造の構成を一切問うものではない。したがって、上記電極4aに金線などのワイヤボンディングを施してもなんらかまわない。

【0053】図11に示すLEDチップAbは、代替支持材1aとして、表面に光沢を有する金属フィルムを用いている。このような構成によれば、先の2つのLEDチップA、Aaとは異なり、代替支持材1aの表面に光反射層2をわざわざ設けることなく、半導体積層部3から発せられた光を上記代替支持材1aの表面によって上方へ効率良く反射させることができることとなる。また、導電性を有する金属フィルムを用いれば、上記代替支持材1aをそのまま半導体積層部3の電極として利用することもできる。

【0054】図12に示すLEDチップAcは、代替支持材1bとして、透明フィルムを用いている。このような構成によれば、半導体積層部3の発光層3bから発せられた光の一部をその上面から外部へ放出させることができるとともに、光の他の一部を代替支持材1bを透過させてその下面から外部へ放出させることも可能となり、LEDチップAcの上下両面から光を放出させることができる。

【0055】このように、本願発明では、代替支持材の具体的な材質などは限定されず、種々のものを用いることが可能である。代替支持材を合成樹脂製フィルムや金

(7)

特開平 11-168236

11

12

属製フィルムなどによって形成すれば、それらの材料コストを安価にでき、またその製造も容易となる利点を得られる。ただし、本願発明はこれに限定されない。本願発明では、たとえば半導体積層部 3 の片面に、金属などの材料を蒸着またはスパッタリングなどによって成膜固化させ、この成膜処理によって得られた膜状物質を代替支持材としてもよい。さらには、たとえば半導体積層部 3 の片面に樹脂などの液体状の材料を塗布した後に、この材料を硬化させることによって、フィルム状の部材を形成し、これを代替支持材としてもよい。

【0056】図 13 に示す光半導体チップ A d は、LED チップとして構成されたものであり、代替支持材 1 c 上にレーザダイオードを構成する半導体積層部 3 A が接着された構造となっている。上記半導体積層部 3 A は、n 型半導体層 3 e、活性層 3 f、および p 型半導体層 3 g などを有するものであり、それらの厚み方向に所定の電流を流すことによってレーザ発振が可能に構成されている。上記半導体積層部 3 A は、先に説明した LED チップの半導体積層部と同様に、化合物半導体を所定の基板上で結晶成長させることにより製造されるものである。が、この LED チップ A d では、やはりその結晶成長に利用された基板は除去されており、その代わりに、代替支持材 1 c を具備している。この代替支持材 1 c としては、先に説明した LED チップの場合と同様に、種々の材質のものをを用いることができる。また、半導体積層部 3 A の上面には、必要に応じて電極が形成される。

【0057】上記 LED チップ A d においても、先の LED チップ A と同様に、結晶成長に利用された基板が除去され、それに代えて導手の代替支持材 1 c が設けられていることにより、全体の厚みをかなり小さくすることができる。また、代替支持材 1 c の存在によって、LED チップ全体の強度を高めておくことができ、その取り扱い時において各部が容易に損壊するといった不具合も無くすることが可能となる。

【0058】このように、本願発明に係る光半導体チップは、LED チップとして構成するに限らず、LED チップとして構成することもできる。要は、化合物半導体の結晶からなる半導体積層部を備えた光半導体チップであれば、その種類を問わず、本願発明を適用することが可能である。むしろ、発光ダイオードやレーザダイオードなどを構成する半導体積層部の具体的な成分も限定されない。

【0059】また、本願発明に係る光半導体チップの製造方法の各作業工程も、上記した実施形態に限定されない。化合物半導体の結晶成長に用いる基板の種類は、そ

の化合物半導体の具体的な成分内容に応じて適宜選択すればよく、GaAs 基板に代えて、GaP 基板、GaAlAs 基板、もしくは Si 基板などの半導体基板を用いてもよい。また、たとえば青色 LED を製造する場合には、アルミナ基板（サファイヤ基板）を用いてもよい。

【図面の簡単な説明】

【図 1】本願発明に係る光半導体チップの具体例としての LED チップを示す断面図である。

10 【図 2】基板上に半導体積層部を作製する工程を示す要部断面図である。

【図 3】半導体積層部上に光反射層を作製する工程を示す要部断面図である。

【図 4】半導体積層部に光反射層を介して代替支持材を接着する工程を示す要部断面図である。

【図 5】結晶成長に用いられた基板を削除する工程を示す要部断面図である。

【図 6】半導体積層部の表面にエッチング処理を施した状態を示す要部断面図である。

20 【図 7】半導体積層部の表面に電極を形成した状態を示す要部断面図である。

【図 8】半導体積層部および代替支持材をチップ状に切断する工程を示す要部断面図である。

【図 9】図 1 に示す LED チップの実装構造の一例を示す要部断面図である。

【図 10】本願発明に係る光半導体チップの他の例を示す断面図である。

【図 11】本願発明に係る光半導体チップの他の例を示す断面図である。

30 【図 12】本願発明に係る光半導体チップの他の例を示す断面図である。

【図 13】本願発明に係る光半導体チップの他の例を示す斜視図である。

【図 14】従来の LED チップの一例を示す断面図である。

【符号の説明】

1, 1 a ~ 1 c 代替支持材

2 光反射層

3 半導体積層部（発光ダイオード）

3 A 半導体積層部（レーザダイオード）

40 4, 4 a 電極

5 GaAs 基板

30 表面

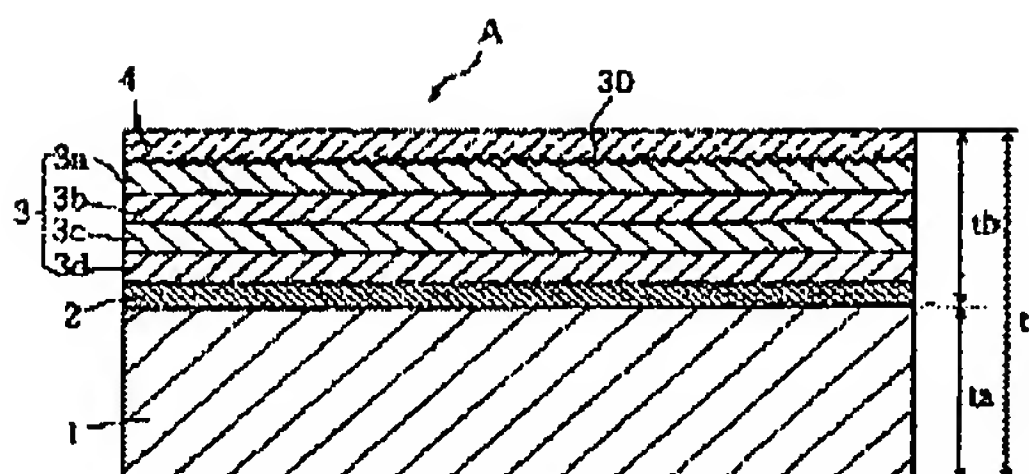
A, A a ~ A c LED チップ（光半導体チップ）

A d LED チップ（光半導体チップ）

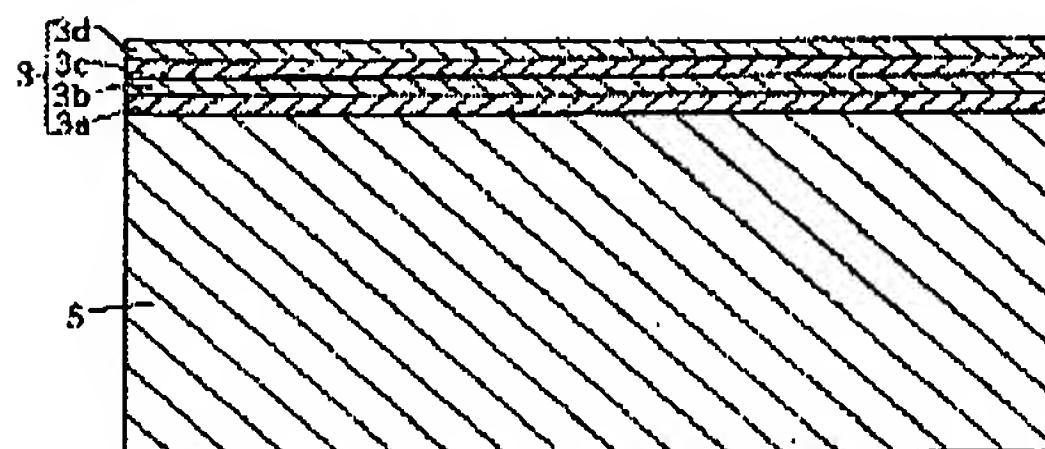
(8)

特開平 1 1 - 1 6 8 2 3 6

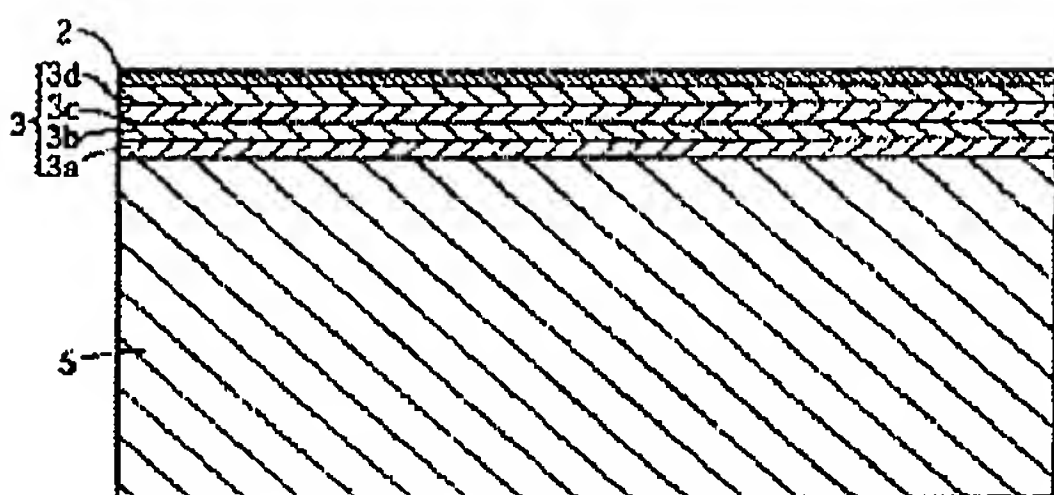
【図 1】



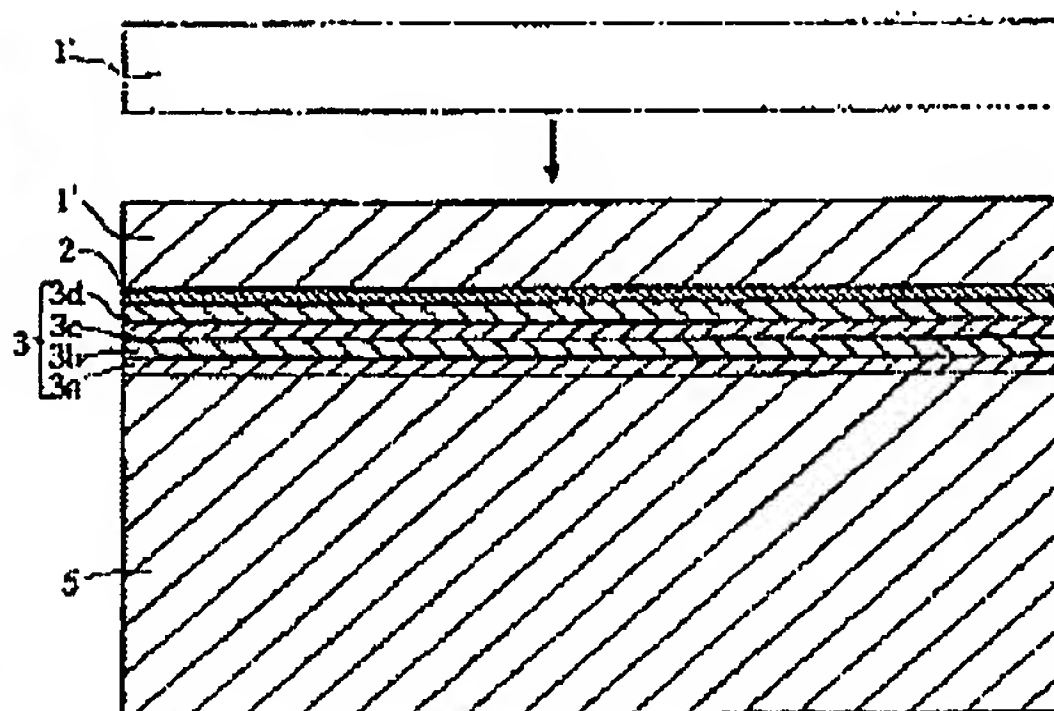
【図 2】



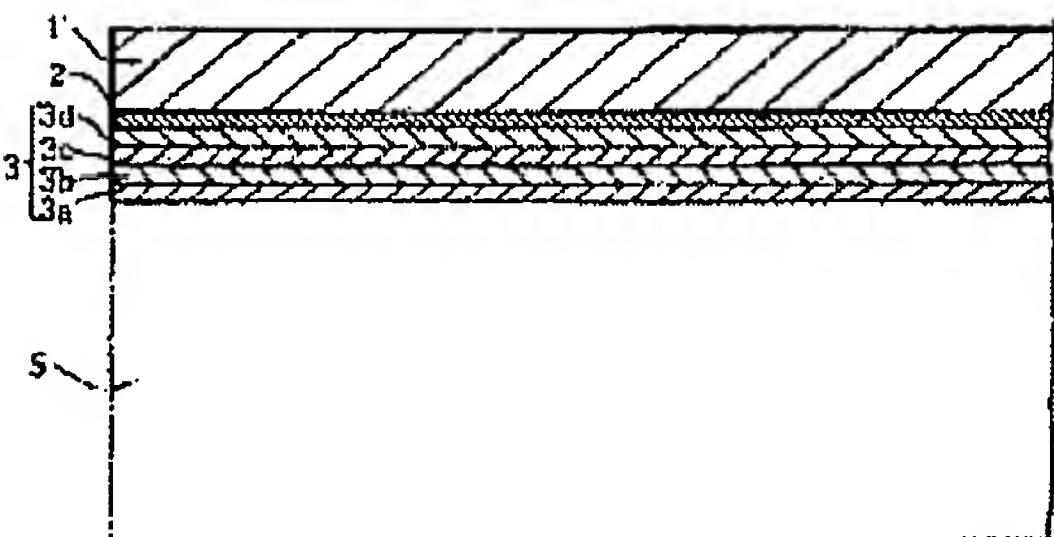
【図 3】



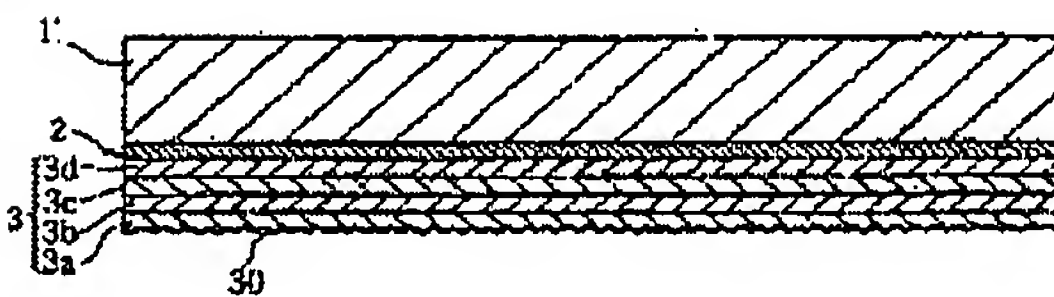
【図 4】



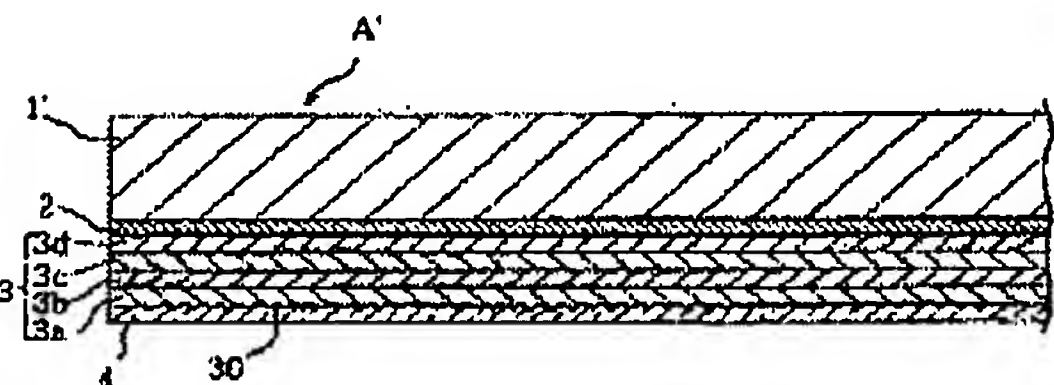
【図 5】



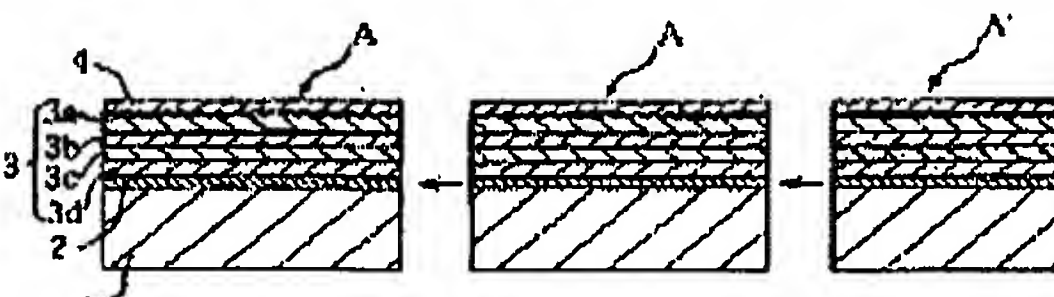
【図 6】



【図 7】



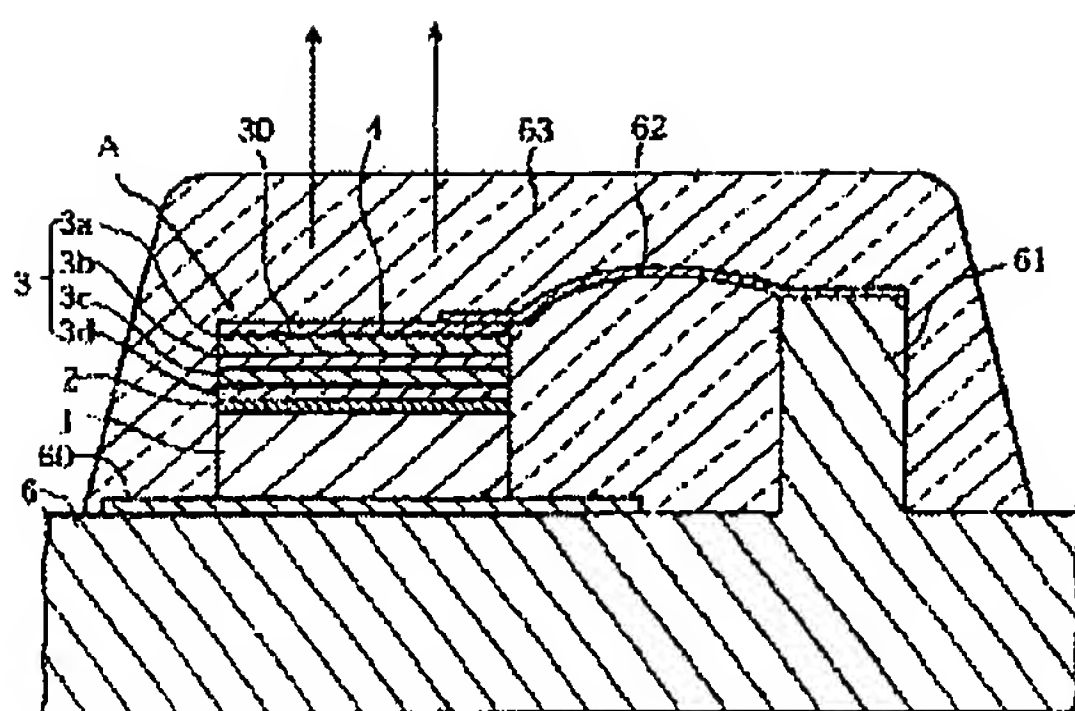
【図 8】



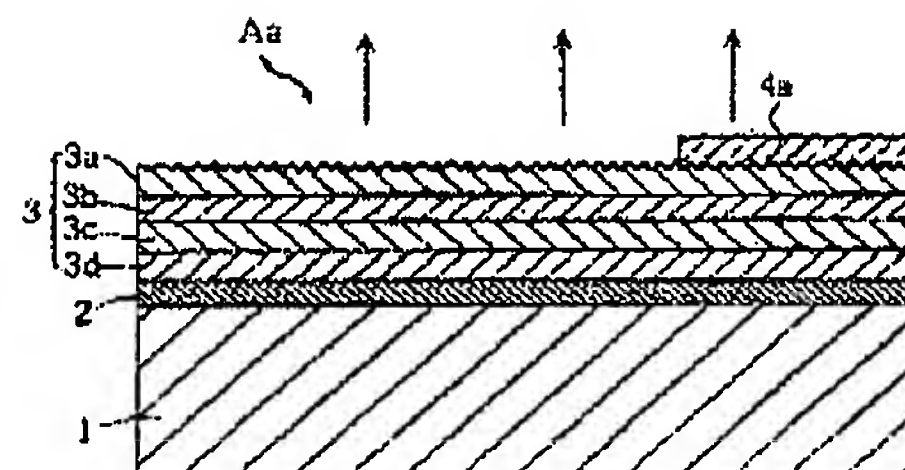
(9)

特開平 1 1 - 1 6 8 2 3 6

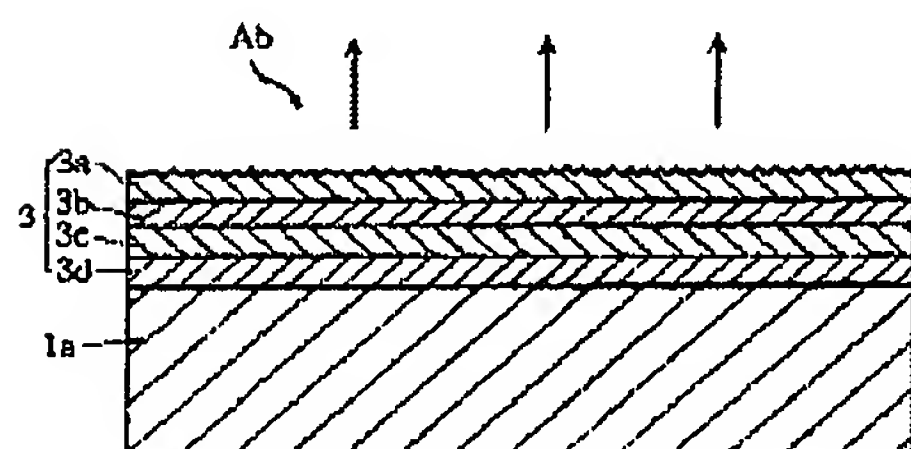
【図 9】



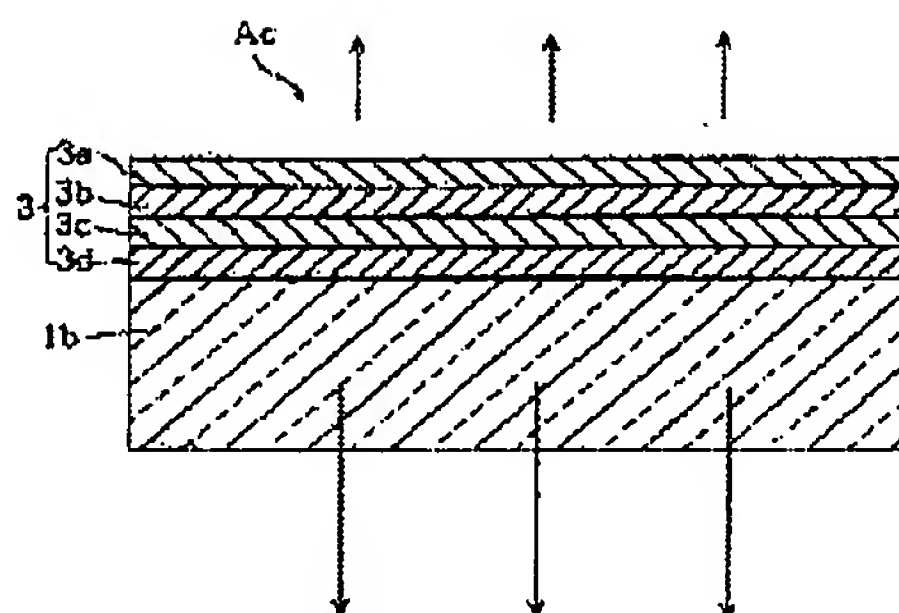
【図 10】



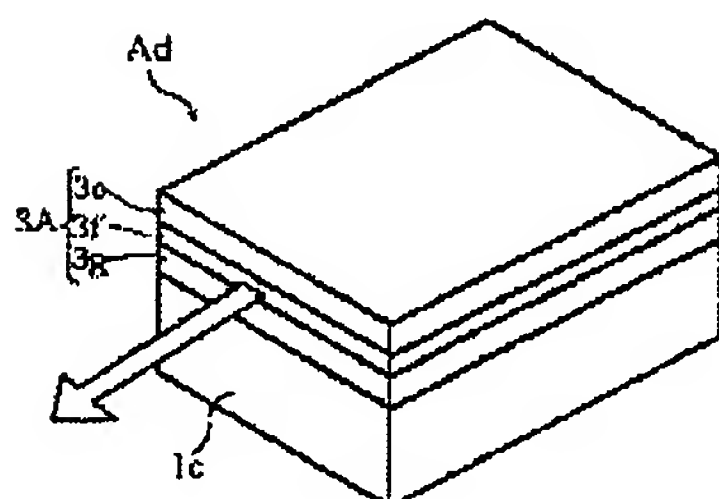
【図 11】



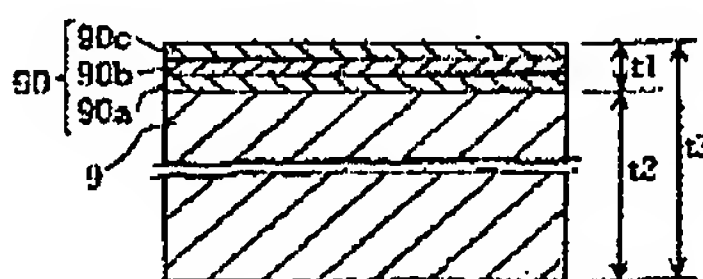
【図 12】



【図 13】



【図 14】



フロントページの続き

(72)発明者 阿部 弘光
京都市右京区西院滑崎町21番地 ローム株
式会社内

This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record.

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☒ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☒ **FADED TEXT OR DRAWING**
- ☐ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☒ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.